Tchaj-wan a Česko posilují spolupráci v oblasti čipů. FEL ČVUT hostí společný workshop výzkumných center

24.6.2026 - | Fakulta elektrotechnická ČVUT v Praze

V pondělí 29. června se na Fakultě elektrotechnické ČVUT uskuteční workshop společného výzkumného centra TSRI–CTU a tchajwanského konsorcia ACDRC. Akce přivede do Prahy zástupce tchajwanských výzkumných institucí, univerzit, průmyslu i státní správy a nabídne prostor pro prezentaci společných výzkumných projektů, odborné diskuse a navazování nových partnerství mezi českými a tchajwanskými výzkumníky.

Součástí programu bude také slavnostní podpis dohody o spolupráci a pokračování double degree programu mezi ČVUT a National Taiwan University of Science and Technology (NTUST), která dále rozšíří dlouhodobé partnerství obou institucí v oblasti polovodičů, mikroelektroniky a návrhu integrovaných obvodů. Workshopu se zúčastní zástupci Tchajpejské hospodářské a kulturní kanceláře v Praze, vedení ČVUT, děkan Fakulty elektrotechnické ČVUT, generální ředitel a odborníci z Taiwan Semiconductor Research Institute (TSRI), ředitel ACDRC (Advanced Chip Design Research Centre), zástupci brněnského VUT a Masarykovy univerzity.

Hlavní část programu bude věnována prezentaci společných česko-tchajwanských výzkumných projektů. Výzkumné týmy představí výsledky spolupráce v oblastech neuromorfních tranzistorů nové generace, bezpečných čipových platforem RISC-V, diamantových polovodičových struktur, křemíkové fotoniky, senzoriky nebo energeticky soběstačných IoT zařízení. Na projektech spolupracují výzkumníci z FEL ČVUT s předními odborníky z tchajwanských univerzit a výzkumných institucí.

„Tchaj-wan patří mezi světové lídry v oblasti polovodičových technologií a pro FEL ČVUT představuje strategického partnera. Společné projekty s institucemi, jako je TSRI nebo NTUST, nám umožňují rozvíjet výzkum od návrhu čipů přes senzory až po fotonické technologie a zároveň připravovat studenty na potřeby rychle rostoucího polovodičového průmyslu," říká koordinátor a odborný garant tchajwanských projektů na ČVUT prof. Jiří Jakovenko z katedry mikroelektroniky FEL ČVUT.

Odpolední blok nabídne také prezentace projektů podporovaných tchajwanským centrem ACDRC , zaměřených například na automatizaci návrhu analogových integrovaných obvodů pomocí strojového učení nebo vývoj procesorů s vestavěnou umělou inteligencí pro automobilové aplikace.

Workshop navazuje na dlouhodobou spolupráci FEL ČVUT s tchajwanskými partnery v oblasti polovodičových technologií. Fakulta se aktivně podílí na činnosti společného výzkumného centra CTU–TSRI Joint Research Centre i nově vzniklého Českého polovodičového centra a rozvíjí společné projekty s předními tchajwanskými univerzitami a výzkumnými organizacemi.

Kdy: 29. června 2026, 15:00–17:30
Kde: FEL ČVUT, místnost 80, Technická 2, Praha 6

Kapacita sálu je omezená, zájemci z řad studentů a zaměstnanců FEL ČVUT jsou však vítáni.

https://fel.cvut.cz/cs/aktualne/novinky/84589-tchaj-wan-a-cesko-posiluji-spolupraci-v-oblasti-cipu-fel-cvut-hosti-spolecny-workshop-vyzkumnych-center